



Seminário sobre a Lei relativa aos circuitos integrados – Como inverter a escassez de competências dos semicondutores?

Durante este seminário, os participantes debateram as próximas medidas que devem ser tomadas coletivamente para começar a inverter a escassez de competências em semicondutores na Europa.



A Europa enfrenta um enorme desafio em termos de competências e talentos no domínio dos semicondutores. O número de vagas abertas para engenheiros e técnicos formados é elevado. Nos próximos anos, esta indústria em ritmo acelerado exigirá uma constante requalificação e melhoria das competências de uma mão de obra envelhecida. O setor dos semicondutores precisa urgentemente de atrair licenciados nas áreas CTEM, mas tem uma pontuação inferior à de outros setores no que diz respeito à atratividade no local de trabalho e ao equilíbrio entre homens e mulheres.

Este seminário interativo reuniu partes interessadas da indústria, do meio académico e de outras instituições relevantes que lidam com competências no domínio dos semicondutores. Visava criar um diálogo, em conjunto com os Estados-Membros e a Comissão, sobre o que precisamos e o que podemos fazer a partir de agora, a fim de impulsionar a aquisição e o desenvolvimento de competências em semicondutores na Europa, um dos cinco principais objetivos do Regulamento Circuitos Integrados Europeu.

Agenda do seminário

Apresentação do contexto: introdução sobre a escassez de competências em semicondutores

- 09H00 — • **Lucilla Sioli** (<https://ec.europa.eu/newsroom/dae/redirection/document/92259>),
Comissão Europeia, DG CNECT
- 09H25 — • **Laith Altimime** (<https://ec.europa.eu/newsroom/dae/redirection/document/92264>),
SEMI e Pacto para as Competências
- **Léo Saint-Martin** (<https://ec.europa.eu/newsroom/dae/redirection/document/92263>),
DECISÃO

Painel de discussão: **Quais são as necessidades da indústria e os bloqueios de estradas?**

Intervenções das partes interessadas do setor industrial:

- 09H25 — • **Françoise Chombar**
10H15 — (<https://ec.europa.eu/newsroom/dae/redirection/document/92261>), Melexis
- **Romano Hoofman**, Imec
- **Bernard Capraro**, Intel
- **Tatiana Panteli**, Eurotech
- **Thomas Fleischmann**, Bosch

Iniciativas em curso e respetivos resultados

Apresentações de uma série de iniciativas em curso:

- **Geert Asselbergs** (<https://ec.europa.eu/newsroom/dae/redirection/document/92256>),
Coligação CTEM
- **Christopher Frieling**
(<https://ec.europa.eu/newsroom/dae/redirection/document/92260>), SEMI-METIS
- **Marielle Campanella**
(<https://ec.europa.eu/newsroom/dae/redirection/document/92258>), EcoVem-Pôle SCS
- 10H15 — • **Patrick Coge** (<https://ec.europa.eu/newsroom/dae/redirection/document/92218>),
11H15 — AENEAS
- **Luciano Gaudio** (<https://ec.europa.eu/newsroom/dae/redirection/document/92262>),
EC KDT
- **Alesia Ramanishyna**
(<https://ec.europa.eu/newsroom/dae/redirection/document/92257>), Silicon Saxony
- **Mario Cacciato** (<https://ec.europa.eu/newsroom/dae/redirection/document/92265>),
Universidade de Catânia
- **Bernd Deutschmann**
(<https://ec.europa.eu/newsroom/dae/redirection/document/92219>), TU Graz-Inno EBS

- 11H15 — Pausa para café
- 11H30 —

- 11H30 — **Como podemos fazer a diferença em conjunto?**
- 12H30 — Sessões interativas de desdobramento com todos os participantes presenciais em grupos

- 12H30 — **Encerramento e próximas etapas**
- 13H00 —

Está disponível **uma ligação**

(<https://ecconf.webex.com/ecconf/j.php?MTID=m2f9f3318df538ca638cbdabee8c0fa34>) para a **conferência Web**.

Um seminário da Equipa de Microeletrónica da CE, do Pacto para as Competências no domínio da Microeletrónica e da SEMI Europe



https://ec.europa.eu/info/index_en






<https://www.semi.org/eu/pact-for-skills>

<https://ecovem.eu/>



<https://www.metis4skills.eu/>

Esta página resulta de uma tradução automática pelo serviço  eTranslation da Comissão Europeia para lhe dar uma ideia geral do texto.  [Leia !\[\]\(3fd2f8db37e12aa5bbcaf4dfbd320f6c_img.jpg\) as condições de utilização](#) (https://ec.europa.eu/info/use-machine-translation-europa-exclusion-liability_en). Para ler a versão original,  [aceda à página original](#) (<https://digital-strategy.ec.europa.eu/en/library/chips-act-workshop-how-reverse-semiconductors-skills-shortage>).

Source URL:

<https://digital-strategy.ec.europa.eu/library/chips-act-workshop-how-reverse-semiconductors-skills-shortage>

© European Union, 2025 - [Shaping Europe's digital future](#) (<https://digital-strategy.ec.europa.eu/pt>) - PDF generated on 05/04/2025

Reuse of this document is allowed, provided appropriate credit is given and any changes are indicated (Creative Commons Attribution 4.0 International license).

For any use or reproduction of elements that are not owned by the EU, permission may need to be sought directly from the respective right holders.